

Να σχεδιαστεί κύκλωψ με εισόδους των αριθμών 4bit A και B, και επιπλέον input K, ώστε θα υπολογίζει τη άθροιση  $A+B$  όταν  $K=0$ , και τη διαφορά  $A-B$  όταν  $K=1$ .

Λύση:

Για να πραγματοποιήσουμε την πράξη θα χρειαστεί 4 αθροιστές (full adders).

- Η πρώτη εισάρτηση των αθροιστών θα είναι ο αριθμός  $A = A_3A_2A_1A_0$
- Στην δεύτερη εισάρτηση θα βασιστούμε τον αριθμό  $B = B_3B_2B_1B_0$  ώστε να πραγματοποιηθεί η πράξη  $A+B$ , ενώ στην περίπτωση  $K=1$  θα αντιστρέψουμε τη φυσική των B (συμπληρώματα ως προς 1).

Διαδέση:

| $B_i$ | $K$ | $i_2$ |  |
|-------|-----|-------|--|
| 0     | 0   | 0     |  |
| 0     | 1   | 1     |  |
| 1     | 0   | 1     |  |
| 1     | 1   | 0     |  |

$i_2(B_i, K) = B'_i K + B_i K'$

- Τέλος, για να αποκληρώσουμε την μετεγροπή των αριθμών B στον αντίθετο του (συμπληρώματα ως προς 2), και να εκτελεστεί η πράξη  $A-B$  στην περίπτωση του  $K=1$ , θα πρέπει να προσθέσουμε 1 στο σελικό αποτέλεσμα, κατά του μπορεί να γίνει δέσμωσας  $C_{in}=1$ . Αν  $K=0$ , για την πράξη  $A+B$  θα πρέπει  $C_{in}=0$ , αντέτοι σελικά δέσμωσε  $C_{in}=K$ .

Συνολικά:

